			a contract to the contract to
T) 4	D	N 1 4
i on	l itom l	Provious	l Next I
100	i ileiii	l Flevious	1100

Liquid crystal filling device

JP62054229

· Patent Assignee SEMICONDUCTOR ENERGY LAB

· Inventor

KONUMA TOSHIMITSU; YAMAGUCHI TOSHIHARU; IMATO SHINJI; INUJIMA TAKASHI; KOYANAGI KAORU; MASE AKIRA; HAMATANI TOSHIJI; SAKAMA MIT-SUNORI; YAMAZAKI SHUNPEI

- <u>International Patent Classification</u> G02F-001/13G02F-001/133G02F-001/1339 G02F-001/1341G09F-009/35

US Patent Classification

ORIGINAL (O): 349189000; CROSS-REFERENCE (X): 349153000 359900000

Publication Information

JP62054229 A 19870309 [JP62054229]

Priority Details

1985JP-0155835 19850715 1985JP-0155836 19850715 1985JP-0155837 19850715

Α	198
Α:	198
	• • •

370309 [JP62054229] 370309 [JP62054228]

JP62054225 A 19870309 [JP62054225]

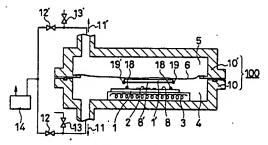
US4691995 A 19870908 [US4691995] JP2535142 B2 19960918 [JP2535142]

JP2616761 B2: 19970604 [JP2616761]

· Abstract:

(US4691995)

An improved liquid crystal filling device is shown. Prior to joining a substrate with another substrate between which the liquid crystal is to be charged, the liquid crystal is dropped on the substrate and then the other substrate is superimposed on the substrate under pressure. Sandwiched between the substrates, the liquid crystal spreads at high temperature.



© Questel.Orbit

19 日本国特許庁(JP)

① 特許出願公開

⑩ 公 開 特 許 公 報 (A) 昭62 - 54225

<pre>⑤Int.Cl.¹</pre>		識別記号	庁内整理番号	43公開	昭和62年(19	87)3月9日
G 02 F	1/13 1/133	101	7448-2H 8205-2H			٠
	1, 100	119	7370-211※審査請求	未請求	発明の数 1	(全6頁)

砂発明の名称 液晶表示装置の作製方法

②特 願 昭60-155835

29出 頭 昭60(1985)7月15日

②発 明 者 Щ 崎 舜 平 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エ ネルギー研究所内 四発 明 者 小 沼 利 光 東京都世田谷区北烏山7丁目21番21号 株式会社半導体エ ネルギー研究所内 @発 明 者 浜 谷 敏 次 東京都世田谷区北烏山7丁目21番21号 株式会社半連体エ ネルギー研究所内 勿発 明者 瀬 晃 東京都世田谷区北烏山7丁目21番21号 株式会社半連体エ ネルギー研究所内

⑪出 願 人 株式会社 半導体エネ 厚木市長谷398番地

ルギー研究所

最終頁に続く

明 細 書

1. 発明の名称

液晶表示装置の作製方法

- 2.特許請求の範囲
 - 1. 容器内に、配設された一対の基板を互いに離間してまたは接して対抗せしめるとともに、一方の前配基板の被充塡面上に液晶材料を削け、加熱することにより前記液晶材料を前配被充塡面上に広げる工程と、該工程の前または後に前配容器内を真空引きをせしめる工程とで有することを特徴とする液晶表示装置の作製方法。
- 2. 特許請求の範囲第1項において、一対の基板を密着せしめる工程として、前記容器は第1の空間と第2の空間とそれぞれの空間を遮蔽する弾力性を有する層とを有し、前記一対の基板を真空に保持された前記第1の空間に配設し、該第2の空間の真空度を緩めることにより前記第1および第2の空間の差圧力を前

記弾力性を有する層を介して前記一対の基板 に加えることにより前記一対の基板間に液晶 を充填して前記基板間を互いに密接せしめる ことを特徴とする液晶表示装置の作製方法。

- 3. 特許請求の範囲第1項または第2項において、 一対の基板の対向する面側には電極が設けられ、さらに接電極上には配向処理層が設けられた被充塡面を有する一対の基板が用いられることを特徴とする液晶表示装置の作製方法。
- 3.発明の詳細な説明

「発明の利用分野」

この発明は、液晶表示装置の作製方法に関するものであって、スメクチック液晶(以下Sm液晶または液晶という)特に例えば強誘電性液晶(以下PLC という)を用いた表示パネルを設けることにより、マイクロコンピュータ、ワードプロセッサまたはテレビ等の表示部の薄膜化を図る液晶表示装置の作製方法に関するものである。

「従来の技術」

固体表示パネルは各絵素を独立に制御する方式

(1)

が大面積用として有効である。このようなパネルとして、従来は、二周波液晶例えばツウィスティック・ネマチック液晶(以下TN液晶という)を用い、横方向400 素子また縦方向200 煮子とするA4 料サイズの単純マトリックス構成にマルチプレキシング駆動方式を用いた衷示装置が知られている。

しかし、かかるTN液晶を作製せんとした場合、 このTN液晶の粘度が低いため、一対のガラスを板の間隙をあけて対抗せしめ、この一ペーのガラス基板の周辺部に封止用シール削るを混合して整部の一切が封止をせず、開穴して設けておく。この後この周辺が封止を真空容器内に保持し、全体を真空容器内を大気圧にする。この後こので表する。この変容器内を大気圧にするでにより、毛細管現象を利用して一対の基板間の5~10μの間の空隙に液晶を充塡せんとするものであった。

「発明が解決しようとする問題点」

(3)

本発明はかかる問題点を解くものである。「問題を解決するための手段」

かかる問題を解決するため、本発明は、一対の基板に対し液晶を充填する前に一対の基板上に他の周辺部をシールするのではなく、一方の基板上に後むを密接した後、この液晶上に他方の基板を密接せせめ、さらに一対の基板を所定の相互位置に配設せしめるものである。さらにこの工程と同時またはその後工程として、周辺部に封止用シールを行わしめるいわゆるラミネート(薄層にする、薄層にのばすの意)方式を用いることを基本とする。

加えて本発明においては、液晶材料としてスメクチック液晶、特に好ましくはスメクチック C相 (SmC*) を呈する強誘電性液晶を用いる。即ちセルの間隔を 4 μmまたはそれ以下の一般には0.5 ~3 μmとすることにより双安定状態を得ることができる。

即ち、かかる一方の基板の電極上の被充塡面上 の一点または複点に (等方性) 液晶を滴下、散布 またはコートし、他方の基板をこの上に配設する。 しかしかかる方法は、TN液晶の如き室温で低粘度の液晶を基板間に充填する場合には優れている。

- (1) 粘度の高いスメクチック液晶例えばSmC*層を 用いるPLC に対してはきわめて作業がしづら い。
- (2) セルの電極間の間隙を4 μ以下好ましくは0.5 ~3 μの狭い間隙を用いることを前提とする PLC を用いる場合、充塡にきわめて時間がかかってしまう。
- (3) FLC を大面積例えばA4版に対し充塡せんとする場合、8~10時間もの長時間高温例えば120 でで充塡作業を必要とする。そのため、 周辺部の封止が劣化しやすい。またこの封止 材料が不純物として液晶内に混入しやすい。
- (4) 被晶の充塡に伴いセルギャップを決めている スペーサ(通称貝柱)が一方に偏りやすい。
- (5) 充填の際有効に用いられない液晶材料が全体 の90%近くになってしまい無駄が多い。

等の多くの欠点を有する。

(4)

さらにこれらを真空引きをし、その前後において加熱し、その一対の基板を互いに加圧して、それぞれの基板の内側に設けられた被充塡面を 4 μ以下の間隙にして互いにPLC と密接せしめる。さらにこの薄いPLC が充塡されラミネートされた基板の温度を降下させ、SnA を得、さらに双安定なSnC*を得る。するとらせん構造をとくことができる。この後、常温に保存した後、周辺郎に対しシール用のプラスチック封止剤による封止を行う。

この封止はラミネートさせる時同時に行ってもよい。即ちFLCを一方の基板に設けた後、同時にシール剤をこの基板の周辺部例えば4つのコーナ部にも微量設ける。するとこのコーナ部でお互いの基板の接触面積を多くでき、互いに固く固着させることができる。

また本発明でも残された問題点の使用温度範囲は、現在複数の異なったFLC を組合わせて(プレンドして) 0~50でにおいて使用が可能となっている。このため実用上はそれほど問題とならず、また階調に関してはカラーも8色までとするなら

(5)

ば階調が不要であり、マイクロコンピュータ等のディスプレイとしては十分実用が可能であることが判明した。

「作用」

かくすることにより、

- (1) セルはスペーサを散布しその大きさにより最小の間隙を決定するため、形成されるFLC の間隙にばらつきがない。
- (2) 4 µ以下の間除(セル厚)の薄いセルであっても大面積(A 4 版相当)であっても短時間でラミネート作業を行うことができる。
- (3) 基板上に設けたFLC を100X有効利用することができる。
- (4) 粘度の高いFLC を用いても、そのラミネート および封止の作業に1時間以上を必要としな い。
- (5) 一方の基板側にはアクティブ案子とそれに連結した電極を設けても、まったくアクティブ 素子を用いないハッシブ構造と同一工程でPI.C のラミネートができる。

(7)

とを省略して単に基板として衷記している。しかし一対の基板の相対向する側にこれらの電極、フィルタ、配向処理、プラックマトリックス化するシェドウ処理(マスク)の形成、アクティブ素子の作製等を必要に応じて行うことは有効である。

また、基板は一般にはガラス基板例えばコーニング7059を使用する。しかし基板の一方または双方に可曲性の基板を用いることは有効である。そしてその可曲性基板として、化学強化がなされた0.3~0.6mm 厚のガラス基板、またはポリイミド、PAN、PET 等の透光性耐熱性有機樹脂基板を用いることは有効である。

この基板上の電極上には配向処理層(非対称配向処理層)が設けられ、その上面を被充塡面とした。そしてこの面上にPLC 例えばS8(オクチル・オキシ・ペンジリデン・アミノ・メチル・プチル・ペンジェイト)を設けた。これ以外でもBOBAMBC等のPLC または複数のプレンドを施したPLC を充塡し得る。例えばここではS8とB7とのプレンドした液晶を用いた。

さらに、これらの特徴により本発明の液晶のラミネート(2つの基板の間隙を少しづつ映くし、その間に液晶を薄層化して介在させることを示す)方法を用い、加えて非線型素子(NE)と強誘電性液晶(FLC)とを直列にして各画素を構成せしめる場合、A4版またはそれ以上の大面積のマトリックス化にそれぞれの画素間のクロストークを除去し駆動させることが初めて成就できた。

以下に実施例に従って本発明を説明する。 「実施例1」

第1図は本発明の液晶要示装置の作製工程を示す。

第1図(A) は2つの基板(1),(1')を有する。この相対向する面(8),(8')例にはそれぞれ電極を有している。またカラー表示をするには、その一方の側の電極と基板との間または電極と充塡される液晶との間にカラーフィルタが設けられている。さらにこの電極の上面には公知の非対称配向処理がなされている。

これらの図面では、簡単にするため図示するこ

(8)

さらにこの一対の基板の一方の被充塡雨上に液晶(2)を滴下させた。

かかる液晶が設けられた一対の基板を第1図(B) に示すごとき真空容器(100) に封入した。この真空容器(100) は第1の空間を有し、蓋側(10') に第2の空間(5) を有する。第1の空間(4) 内にはヒータ(3) が設けられている。このヒータ(3) 上に一方の基板(1) を配設し、この基板を室温~150 で内の所定の温度、例えば液晶の粘度が十分低くなる70~150 で例えば120 でに加熱制御させた。

すると既に基板(1) 上の被充塡面に設けられた 被晶(3) が加熱される。この液晶を滴下して設け る前または後に所定の間隔をおいて基板上にスペーサを配設させた。このスペーサはまったく用い ない方式をとってもよい。

さらにこの上方に対向する他方の基板(!')を | ~10aa離間してまたはかるくお互いを部分的に接せしめて配置させた。

この後、この第2の空間(5)を有する蓋側容器

(9)

(10') を 0 リングにより容器(10) 側に合わせ込んだ。この第 2 の空間の下側には、第 1 の空間と第 2 の空間とがお互いに弾力性を有する層 (以下簡単のためシリコンラバー(6) という) で遮蔽されている。そして第 2 の空間と第 1 の空間の圧力において、第 1 の空間の圧力が正圧の場合は下側を影張し、逆の負圧の場合は上側に引っ張られるようになっている。このラバーは少なくとも150 での温度に耐えることができる材料であれば、シリコンラバーにかぎらない。

これらをOリングにより互いに合わせ込み、(11), (11') より同時に真空引きをした。即ち、この 2つの出口は、バルブ(12), (12')を経て真空ポンプ(14)に連結されている。そしてこのバルブ(12), (12') をともに聞、バルブ(13), (13')をともに閉として、第1および第2の空間(4), (5) をともに真空空間とした。

さらに第1図(C) に示す如く、この上面に離間 している他方の基板を精密に配設した。

この後、他方の第2の空間(5) を真空状態より

(11)

と加熱している温度とのみを精密に制御して所定 の厚さにラミネートさせることも可能である。

その結果、液晶の余分のものは周辺部に移動する。しかしこの外周辺をシリコンラバーが関っているため、これが基板の一部の外側周辺より外側に液晶があふれることを実質的に防ぐことができる。またすべての外周辺より液晶があふれたり、また所望の領域全体を置うことなく足りなくなったりすることは、初期の液晶の供給量を精密にすることにより防ぐことができる。

2 つの基板のおたがいの X 方向 Y 方向の重ね合わせは密着させる基板 (1), (1') 及び液晶 (3) が加熱されている低粘度状態の時に移動させ再配設させることができる。

この後、第1図(C) でヒータを徐々に室温に降下した。さらに第1の空間(5) をも大気圧とし真空容器(100) の蓋(10') を取り外した。一対の基板間に液晶をラミネートさせたセルを容器より取り出し第1図(D) を作る。

かくして第1図(D) に示す如く、2つの対向す

第 1 の空間(4) に比べて正圧となるように徐々に バルブ(13') より大気または窒素をリークし大気 圧にさせた。

すると第1図(C) に示す如く、シリコンラバー(6) は下側に膨張し、対向する他方の基板(1')を一方の基板(1) の側に押しつける。そして大気圧においては1kg/cm*の圧力を加えることができる。また窒素によりさらに加圧する場合は1気圧以上の2~5kg/cm*の圧力とすることも可能である。

かくして一対の基板の全裏面に均一な圧力を加えることができ、この圧力により液晶は一点また は複数点に点状に設けられていたが、横方向に基 ・板(1) の裏面にそって広がり、ラミネートされる。

さらにその一対の基板の電極側の間隙は4 µ以下例えば2 µの均一な厚さとすることができる。 そしてこの厚さはスペーサが2 µの大きさのもの を予め配設しておくと2 µとなり、1 µのスペー サを散布させておく時には1 µとすることができる。

もちろんスペーサをまったく用いず、この圧力

(12)

る基板(1),(1')は液晶(3)を互いに実質的に重ね合わせた状態にする。

さらに第1図(E) に示すごとく、この基板を必要に応じて再加熱し、この周辺部に封止用シール剤(9)(一般にはプラスチック材料) を塗布し、お互いの基板を固着させる。

かくして、本発明のスメクチック液晶の如く、 高い粘度を有する液晶、特にPLC の基板間での充 頃ラミネート方法を確立することができた。 「効果」

かくすることにより、A4版(20cm ×30cmの面積) 1 枚で使用する液晶は0.2cc で十分であり、3000 円/8と金より高価な液晶をきわめて有効に用いる ことができる。

1回の液晶の充壌作業を約1時間の短時間で行うことができる。

大面積になっても、作業時間は長くならないと いう特徴を有する。

即ち、従来より公知のTN液晶の充填作業においては、この液晶に応力が加わらないようにするこ

(13)

(14)

とが主である。そのため、周辺郎のシール削はお たがいの基板に外部より加わり得る圧力が液晶そ れ自体に加わらないよう互いの力を支えている。

しかしスメクチック液晶では、この力が液晶それ自体に加わってもその粘度が大きく、差し支えないことを本発明人は見出した。そしてこの特性を利用することにより従来とはまったく異なる本発明の知き作製方法を可能にすることができた。

以上の本発明の液晶の充填方法において、被充填面を構成する配向処理層を非対称配向処理とし、一方をラピング処理をし、他方を非ラピング処理とする。この時、本発明の如くラミネイトした後、この基板をラピングを施した面にそって高温状態等で微動(1 μ以上の1~10°μμ)させ、ストレスを液晶に加え配向せしめることは有効である。

以上に述べた本発明の液晶表示装置において、この基板の一方または双方の基板の外側に偏光板を設け、反射型とする場合は、その入射光側の電極を透光性とし、他方を反射型電極とする。そしてFLC のチルト角を約45度とすることにより、1

(15)

本発明の液晶表示装置において、ライトペンを 用いたフォトセンサをドット状に作ることにより 表示とその読み取りとを行うことができる。

本発明の第 1 図の作製工程は100 ×100(カラーにおいては100 ×300)のマトリックス構成とした。

しかしこのドット数は640 ×400(カラーの場合は1920×400),720×400 その他の構成をも有し得る。

5. 図面の簡単な説明

第1図は本発明の液晶製示装置の作製方法を示す。

特許出願人

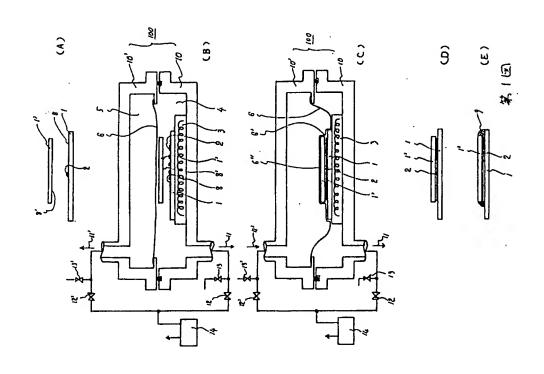
株式会社半導体エネルギー研究所 代表者 山 崎 舜 平 (子昭 枚のフィルタを入射光側の基板上に配設して実施 することができる。

他方、2枚のフィルタを用いて透過型または反射型とする場合は、2枚の偏光板をそれぞれの基板の外側に配向させ、PLC のチルト角を約22.5度とすることにより成就させ得る。透光型においてはパックライトをPL(エレクトロ・ルミネッセンス)蛍光灯または自然光により照射し、透光する光の量を制御することによりディスプレイとすることができる。

カラー化する場合は他方の対向基板側(人間の目で見える側)の電極の上側または下側にカラーフィルタを設ければよい。

さらに本発明においては、基板上に非線型素子を配設し、その上方に電極を設けたものを基板として取扱い、アクティブ素子型とすることができる。かかる場合、この非線型素子としてNIN型等の複合ダイオード構造を有するSCI.AD(空間電荷制限電流型アモルファス半導体装置)、絶縁ゲイト型電界効果半導体装置を用いることが可能である。

(16)



第1]	頁の約	売き						
(5) I	nt,C	1,4			識別記号]	庁内整理番号	
G G	02 F 09 F	<u>:</u> :	1/133 9/35		1 2 3	٠.	8205-2H 6810-5C	٠.
@発	明	者	小	柳	לי ילג	お る	東京都世田谷区北烏山7丁目21番21号 ネルギー研究所内	株式会社半導体エ
⑫発	明	者	今.	任	博	(· =	東京都世田谷区北烏山7丁目21番21号 ネルギー研究所内	株式会社半導体エ
0発	明	者	山	П	利)治	東京都世田谷区北烏山7丁目21番21号 ネルギー研究所内	株式会社半導体エ
砂発	明	者	坂	間	光	節	東京都世田谷区北烏山7丁目21番21号 ネルキー研究所内	株式会社半導体エ
70発	明	者	犬	島	r [.]	喬	東京都世田谷区北烏山7丁目21番21号 ネルギー研究所内	株式会社半導体エ